

ЕЛЕЦКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ им. И.А. БУНИНА



РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ
Б1.В.01.08 Цифровые устройства и микропроцессоры

Направление подготовки: *11.03.01 Радиотехника*

Направленность (профиль): *Радиотехнические средства передачи, приема и обработки сигналов*

Квалификация (степень): *бакалавр*

Форма обучения: *очная*

Институт: *математики, естествознания и техники*

Кафедра: *физики, радиотехники и электроники*

	очная форма	очно-заочная форма	заочная форма
Курс	3,4	-	-
Семестр/триместр	5,6,7	-	-
Лекции	54	-	-
Лабораторные занятия	72	-	-
Практические (семинарские) занятия	-	-	-
Консультации	4	-	-
Форма промежуточной аттестации	Экзамен-0,3 Экзамен-0,3	-	-
Контроль	72	-	-
Иные формы работы	Курсовой проект – 0,5	-	-
Самостоятельная работа	317,9	-	-

Всего часов: 504 ч.

Трудоемкость: 14 зачетных единиц

Разработчик рабочей программы:

Арнаутов Е.А.

I. ОРГАНИЗАЦИОННО-МЕТОДИЧЕСКИЙ РАЗДЕЛ

Цель изучения дисциплины: изучение принципов построения цифровых устройств, вычислительной части микропроцессорных систем управления и работы функциональных блоков, входящих в их состав, формирование теоретических знаний и практических навыков разработки устройств управления радиоэлектронной аппаратуры, изучение методов их проектирования, анализа, отладки и сборки.

Задачи изучения дисциплины:

1. Изучение принципов работы и построения устройств на цифровых ИМС.
2. Освоение методик диагностики неисправностей в устройствах на цифровых ИМС.
3. Изучение принципов построения систем управления радиоэлектронной аппаратурой.
4. Освоение методов проектирования систем управления сложной РЭА.

Место дисциплины в структуре ОПОП

Дисциплина «Б1.В.01.08 Цифровые устройства и микропроцессоры» реализуется в рамках Модуля 5 "Радиотехнические средства передачи, приема и обработки сигналов" части ОПОП, формируемой участниками образовательных отношений.

Планируемые результаты обучения по дисциплине

Код компетенции	Индикаторы достижения компетенции	Планируемые результаты обучения по дисциплине
ПКС-1 Способен к техническому обслуживанию, настройке и эксплуатации радиотехнических комплексов и устройств, настройке программных средств, используемых при техническом обслуживании и эксплуатации	Знать: <ul style="list-style-type: none">- основы теории функционирования радиотехнических систем передачи информации;- характеристики, принцип действия, конструкцию сложных функциональных узлов радиотехнических комплексов и устройств;- теорию и практику эксплуатации радиотехнических комплексов и устройств.	Знает: <ul style="list-style-type: none">- элементную базу современных цифровых радиотехнических систем передачи информации;- цифровую схемотехнику, применяемую в радиотехнических устройствах;- принципы построения и применения в радиотехнических устройствах цифровых микросхем микросхем;- принципы построения микропроцессоров и микроконтроллеров, особенности реализации устройств управления на их основе.
	Уметь: <ul style="list-style-type: none">- монтировать и настраивать составные части радиотехнических комплексов и	Умеет: <ul style="list-style-type: none">- подбирать необходимое оборудование для проведения

радиотехнических комплексов и устройств	устройств; - проводить мониторинг технического состояния радиотехнических комплексов и устройств по основным показателям	измерений, настроек и калибровки различных видов цифровой техники; - производить необходимые измерения и настройки РЭА; - осуществлять монтаж, сборку и наладку радиотехнических комплексов и устройств. - проектировать простые устройства на микроконтроллерах.
	Владеть: - навыками регулировки и мониторинга технического состояния радиотехнических комплексов и устройств; - навыками настройки программных средств, используемых при техническом обслуживании и эксплуатации радиотехнических комплексов и устройств; - навыками использования контрольно-измерительного оборудования для диагностики состояния радиотехнических комплексов и устройств.	Владеет: - навыками работы с измерительным оборудованием; - навыками работы с виртуальными приборами, программным обеспечением для них; - навыками программирования микроконтроллеров, реализации с их применением устройств управления РЭА.

II. СОДЕРЖАНИЕ И ОБЪЕМ ДИСЦИПЛИНЫ

с указанием количества часов, выделенных на контактную работу обучающихся с преподавателем (по видам учебных занятий) и на самостоятельную работу

Очная форма обучения

№ п/п	Наименование разделов и тем	Всего	Аудиторные занятия			Сам. раб.
			ЛК	ПЗ	ЛБ	
5 семестр						
1	Раздел I. Введение в цифровую технику					
2	Тема 1. Общие сведения о цифровых устройствах. Параметры цифровых микросхем.	22	4		4	14
3	Тема 2. Основные логические функции и элементы.	20	2		4	14
4	Тема 3. Основные схемотехнические решения цифровых микросхем	18	4			14
5	Тема 4. Согласование цифровых микросхем	16	2			14

	между собой.					
6	Тема 5. Арифметические основы цифровой техники	16	2			14
7	Раздел II. Комбинационные схемы					
8	Тема 6. Законы алгебры логики.	16	2			14
9	Тема 7. Построение логических схем по произвольной таблице истинности.	16	2			14
10	Тема 8. Дешифраторы, шифраторы. Мультиплексоры, демультиплексоры.	24	4		6	14
11	Раздел III. Устройства с памятью					
12	Тема 9. Триггеры.	20	2		4	14
13	Тема 10. Регистры.	22	2		6	14
14	Тема 11. Счетчики.	26	4		8	14
15	Раздел IV. Устройства индикации					
16	Тема 12. Малогабаритные лампы накаливания. Газоразрядные лампы.	10	2			8
17	Тема 13. Светодиодные индикаторы.	14	2		4	8
18	Тема 14. Жидкокристаллические индикаторы.	9,7	2			7,7
19	Консультация	2				
20	Контроль	0,3				
21	Экзамен	36				
22	Итого 5 семестр	288	36		36	177,7
6 семестр						
23	Раздел V. Общие сведения о микропроцессорных системах					
24	Тема 15. Принципы построения микропроцессорных систем	7	1			6
25	Тема 16. Архитектура микропроцессора	7	1			6
26	Тема 17. Основы программирования на языке ассемблера	7	1			6
27	Тема 18. Однокристалльные 8-разрядные микропроцессоры	7	1			6
28	Раздел VI. Микроконтроллеры AVR					
29	Тема 19. Общие сведения	7	1			6

	о микроконтроллерах семейства Mega					
30	Тема 20. Организация памяти в микроконтроллерах семейства Mega	7	1			6
31	Тема 21. Счетчик команд, выполнение программы	9	1			8
32	Тема 22. Тактирование, режимы энергопотребления и сброс	11	1		2	8
33	Тема 23. Прерывания	14	2		4	8
34	Тема 24. Порты ввода-вывода	16	2		6	8
35	Тема 25. Таймеры	16	2		6	8
36	Тема 26. Аналоговый компаратор	15	1		6	8
37	Тема 27. Аналогово-цифровой преобразователь	15	1		6	8
38	Тема 28. Универсальный асинхронный приемопередатчик	12,7	1		6	5,7
39	Тема 29. Интерфейсы передачи данных	9	1			8
40	Консультация	2				
41	Контроль	18				
42	Экзамен	0,3				
43	Итого 6 семестр	180	18		36	105,7
7 семестр						
44	Курсовое проектирование	36				34,5
45	ИТОГО:	504	54		72	317,9

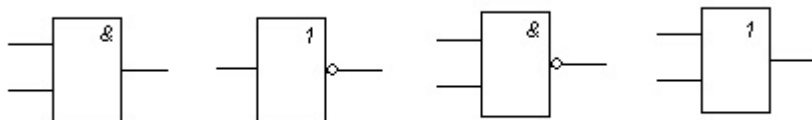
Очно-заочная форма обучения не реализуется

Заочная форма обучения не реализуется

III. ОЦЕНОЧНЫЕ МАТЕРИАЛЫ ДЛЯ ПРОВЕДЕНИЯ АТТЕСТАЦИИ ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ

Текущая аттестация проводится в форме теста.

Типовой вариант тестового задания

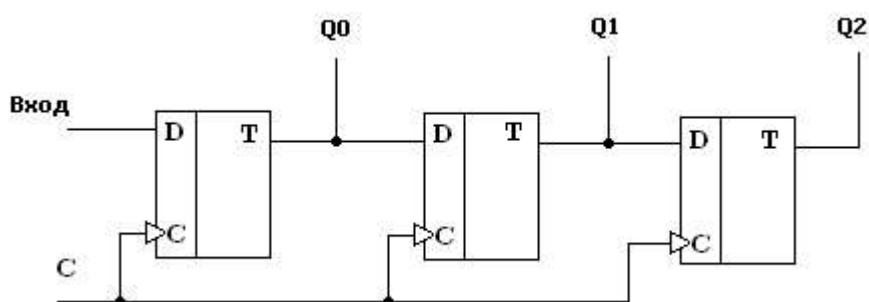
Вопрос №1

Расположите правильно название логических элементов (слева направо)

- a) ☐ ИЛИ, ИЛИ-НЕ, И-НЕ, ИЛИ
- b) ☐ И, ИЛИ, И-НЕ, ИЛИ-НЕ
- c) ☐ И-НЕ, ИЛИ-НЕ, И, НЕ
- d) ☐ И, НЕ, И-НЕ, ИЛИ
- e) ☐ ИЛИ, И, И-НЕ, НЕ

Вопрос №2

Какое цифровое устройство представлено на рисунке?



- a) ☐ счетчик по модулю 3
- b) ☐ последовательный регистр
- c) ☐ шифратор
- d) ☐ 3-х разрядный счетчик
- e) ☐ дешифратор
- f) ☐ параллельный регистр

Вопрос №3

Представьте десятичное число 219 в двоичной системе счисления

- a) ☐ 10110010
- b) ☐ 10011001
- c) ☐ 11011011
- d) ☐ 11001111
- e) ☐ 10111001
- f) ☐ 11010010

Вопрос №4

Триггер с отдельной установкой состояний логического нуля и логической единицы (с отдельным запуском), называется...

- a) ☐ JK-триггер
- b) ☐ RS-триггер
- c) ☐ D-триггер

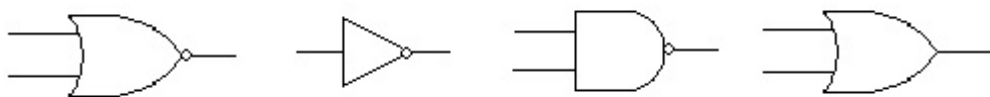
d) ☐ Т-триггер

Вопрос №5

Представьте десятичное число 134 в двоичной системе счисления

- a) ☐ 10000110
- b) ☐ 10100010
- c) ☐ 10101110
- d) ☐ 10110011
- e) ☐ 11010010
- f) ☐ 10100100

Вопрос №6



Расположите правильно название логических элементов (слева направо)

- a) ☐ И-НЕ, НЕ, ИЛИ, И-НЕ
- b) ☐ ИЛИ-НЕ, НЕ, И-НЕ, ИЛИ
- c) ☐ И-НЕ, НЕ, ИЛИ-НЕ, И
- d) ☐ НЕ, И-НЕ, ИЛИ-НЕ, ИЛИ

Вопрос №7

Представьте шестнадцатеричное число 1FC в десятичной системе счисления

- a) ☐ 519
- b) ☐ 559
- c) ☐ 551
- d) ☐ 542
- e) ☐ 556
- f) ☐ 508

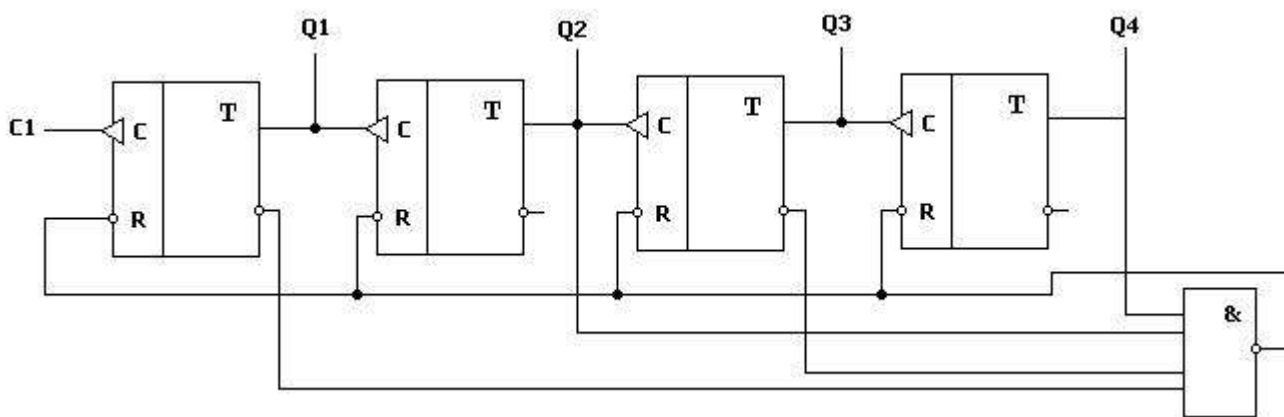
Вопрос №8

Какой триггер передает информацию со входа на выход при появлении синхронизирующего импульса?

- a) ☐ JK-триггер
- b) ☐ Т-триггер
- c) ☐ D-триггер
- d) ☐ RS-триггер

Вопрос №9

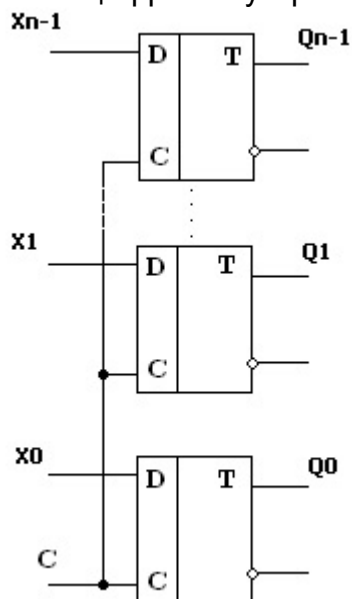
До какого максимального значения можно считать счетчик, схема которого представлена на рисунке?



- a) ☐ 7
- b) ☐ 5
- c) ☐ 9
- d) ☐ 15
- e) ☐ 10
- f) ☐ 11

Вопрос №10

Какое цифровое устройство представлено на рисунке?



- a) ☐ параллельный счечик
- b) ☐ параллельный регистр
- c) ☐ последовательный регистр
- d) ☐ синхронный D-триггер
- e) ☐ последовательный счетчик
- f) ☐ параллельный D-триггер

Вопрос №11

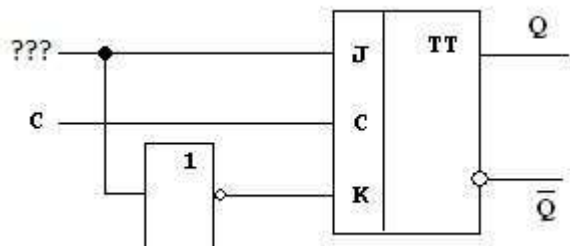
Какой триггер при приходе активного сигнала меняет свое состояние на противоположное и сохраняет предыдущее значение при отсутствии сигнала на входе?

- a) ☐ RS-триггер

- b) ☐ D-триггер
- c) ☐ T- триггер
- d) ☐ JK-триггер

Вопрос №12

Какой триггер представлен на рисунке?



- a) ☐ T-триггер
- b) ☐ D-триггер
- c) ☐ RS-триггер
- d) ☐ JK-триггер

Вопрос №13

Представьте десятичное число 549 в шестнадцатеричной системе счисления

- a) ☐ 225
- b) ☐ 23C
- c) ☐ 229
- d) ☐ 267
- e) ☐ 21F
- f) ☐ 21A

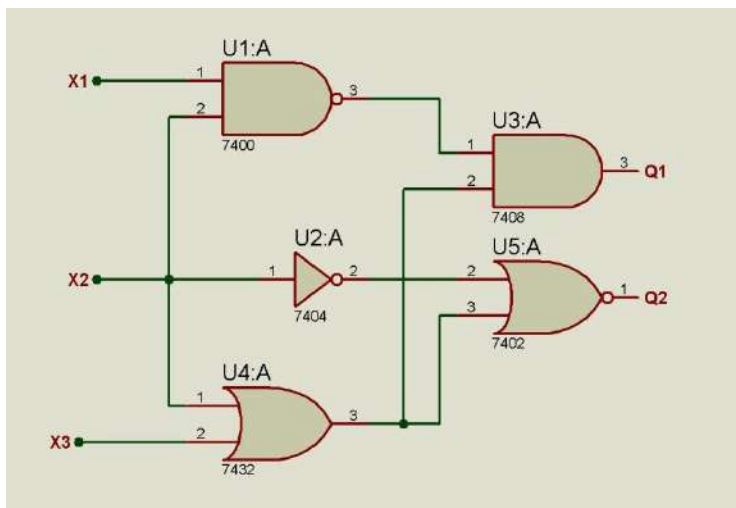
Вопрос №14

Представьте десятичное число 986 в шестнадцатеричной системе счисления

- a) ☐ 3F1
- b) ☐ 33F
- c) ☐ 391
- d) ☐ 309
- e) ☐ 3AC
- f) ☐ 3DA

Вопрос №15

Чему равны уровни на выходах Q1 и Q2, если X1 = 1, X2 = 0, X3 = 1?



- a) ☐ 1-1
- b) ☐ 1-0
- c) ☐ 0-0
- d) ☐ 0-1

Вопросы к экзамену

(5 семестр, очная форма обучения)

1. Цифровой и аналоговый сигналы. Параметры цифровых микросхем.
2. Описание логической функции цифровых схем
3. Основные логические функции и элементы. Элемент «НЕ»: условно-графическое изображение, эквивалентная схема, таблица истинности.
4. Основные логические функции и элементы. Элемент «ИЛИ»: условно-графическое изображение, эквивалентная схема, таблица истинности.
5. Основные логические функции и элементы. Элемент «И»: условно-графическое изображение, эквивалентная схема, таблица истинности.
6. Технологии схемотехнического построения логических элементов - ТТЛ. Характеристика, особенности схемотехники и применения микросхем ТТЛ.
7. Технологии схемотехнического построения логических элементов - КМОП. Характеристика, особенности схемотехники и применения микросхем КМОП.
8. Согласование цифровых микросхем между собой.
9. Регенерация цифрового сигнала
10. Системы счисления, применяемые в цифровой технике.
11. Правила перевода чисел из одной СС в другую.
12. Законы алгебры логики.
13. Построение цифровой схемы по произвольной таблице истинности.
14. Мультиплексоры: назначение, устройство, принципы работы.
15. Демультимплексоры: назначение, устройство, принципы работы.
16. Шифраторы: назначение, устройство, принципы работы.
17. Дешифраторы: назначение, устройство, принципы работы.

18. Генераторы прямоугольных импульсов на логических элементах.
19. Триггеры: общие сведения. RS-триггер: устройство, обозначения, таблица истинности. Применение.
20. Триггеры: общие сведения. D-триггер: устройство, обозначения, таблица истинности. Применение.
21. Триггеры: общие сведения. Т-триггер: устройство, обозначения, таблица истинности. Применение.
22. Триггеры: общие сведения. JK-триггер: устройство, обозначения, таблица истинности. Применение.
23. Регистры. Устройство и принцип работы последовательного регистра.
24. Регистры. Устройство и принцип работы параллельного регистра.
25. Регистры. Устройство и принцип работы универсального регистра.
26. Счетчики. Устройство и принцип работы двоичного суммирующего асинхронного счетчика.
27. Счетчики. Устройство и принцип работы двоичного вычитающего асинхронного счетчика.
28. Недвоичные счетчики с обратной связью.
29. Недвоичные счетчики с предварительной связью.
30. Синхронные двоичные счетчики
31. Индикаторы для отображения цифровой информации.
32. Расчет транзисторного ключа для подключения малогабаритной лампы накаливания к цифровой микросхеме.
33. Схема подключения светодиодного индикатора к цифровой микросхеме.
34. Виды светодиодных индикаторов.
35. Статическая и динамическая индикации.
36. Принципы работы жидкокристаллических индикаторов.

Вопросы к экзамену

(6 семестр, очная форма обучения)

Экзаменационный билет включает в себя теоретический и практический вопросы. Практическое задание выполняется на отладочной плате PinBoard II, подключенной к ПК.

Материалы, разрешенные для использования студентами на экзамене при выполнении практического занятия:

- техническое описание применяемого микроконтроллера;
- проекты (схемы, исходные коды), разработанные студентом в ходе выполнения лабораторных и контрольных работ;
- техническое описание отладочной платы PinBoard II;
- программы схемотехнического моделирования.

Теоретические вопросы

1. Принципы построения микропроцессорных систем
2. Принципы организации памяти в микропроцессорных системах
3. Обобщенная структурная схема микропроцессорной системы
4. Основные типы архитектур микропроцессорных систем
5. Функции, реализуемые устройством управления микропроцессорной системы
6. Способы адресации данных
7. Обобщенная структурная схема 8-разрядного микроконтроллера
8. Структурная схема микроконтроллера семейства Mega
9. Организация памяти в микроконтроллерах семейства Mega
10. Счетчик команд и выполнение программы
11. Вызов подпрограммы и возврат из подпрограммы
12. Тактовый генератор. Конфигурирование тактового генератора
13. Управление схемой сброса
14. Система прерывания.
15. Порты ввода-вывода. Конфигурирование портов
16. Таймеры. Прерывания от таймеров
17. Таймеры. Таймер T0.
18. Таймеры. Таймер T2.
19. Сторожевой таймер
20. Аналоговый компаратор.
21. Аналого-цифровой преобразователь
22. Повышение точности преобразования аналогового сигнала.
23. Использование модулей USART/UART
24. Функционирование модуля SPI. Режимы передачи данных
25. Последовательный двухпроводной интерфейс.

Практические задания

1. Разработать схему управления нагрузкой: включение-выключение 3 раза в секунду, пауза 10 секунд. Нагрузка - светодиодный индикатор.
2. Разработать схему управления нагрузкой: включение-выключение 2 раза в секунду, пауза 1 минута. Нагрузка - светодиодный индикатор.
3. Разработать схему управления нагрузкой, включение и выключение которой осуществляется нажатием одного кнопочного выключателя (кнопки). Нагрузка - светодиодный индикатор.
4. Разработать схему управления нагрузкой, включение и выключение которой осуществляется нажатием разных кнопочных выключателей (кнопок). Нагрузка - светодиодный индикатор.
5. Разработать схему управления нагрузкой, включение и выключение которой осуществляется 3-х кратным нажатием одного кнопочного выключателя (кнопки) в течение 5 секунд. Нагрузка - светодиодный индикатор.

6. Разработать схему управления нагрузкой, включение и выключение которой осуществляется 3-х кратным нажатием одного кнопочного выключателя (кнопки). Нагрузка - светодиодный индикатор.
7. Разработать схему индикации на LCD состояния 1-секундного таймера.
8. Разработать схему индикации на LCD состояния таймера по шаблону ММ:СС (минуты:секунды).
9. Разработать схему индикации на LCD количества нажатий кнопочного выключателя. Дребезг контактов не подавлять.
10. Разработать схему индикации на LCD количества нажатий кнопочного выключателя. Использовать программные методы подавления дребезга контактов.
11. Разработать схему управления нагрузкой с ПК. Нагрузка: светодиодный индикатор. Режимы управления – включение, выключение.
12. Разработать схему управления светодиодной линейкой с ПК. Режимы управления – включение заданного количества светодиодов в интервале 0-8.
13. Разработать схему управления светодиодной линейкой с ПК. Режимы управления – включение заданного количества светодиодов в интервале 0-8.
14. Разработать схему контроля состояния 1-секундного таймера с выдачей текущей информации на ПК.
15. Разработать схему контроля количества нажатий кнопочного выключателя с выдачей текущей информации на ПК. Дребезг контактов не подавлять.
16. Разработать схему контроля количества нажатий кнопочного выключателя с выдачей текущей информации на ПК. Использовать программные методы подавления дребезга контактов.

Курсовой проект

Курсовой проект выполняется на тему «Синтез комбинационных схем в заданном базисе», по индивидуальным вариантам для каждого студента.

IV. ПЕРЕЧЕНЬ ЛИТЕРАТУРЫ, НЕОБХОДИМОЙ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ

4.1. Основная литература

1. Сажнев, А.М. Цифровые устройства и микропроцессоры: учебное пособие / А.М. Сажнев, И.С. Тырышкин ; Новосибирский государственный аграрный университет, Инженерный институт. - Новосибирск : ИЦ НГАУ «Золотой колос», 2015. - 158 с. : схем., табл. ; [Электронный ресурс]. - URL: <http://biblioclub.ru/index.php?page=book&id=458701> (дата обращения: 01.09.2020)

2. Суханова, Н.В. Основы электроники и цифровой схемотехники: учебное пособие / Н.В. Суханова ; Министерство образования и науки РФ, Воронежский государственный университет инженерных технологий. - Воронеж : Воронежский государственный университет инженерных технологий, 2017. - 97 с. : табл., граф., схем., ил. - Библиогр. в кн. - ISBN 978-5-00032-226-0 ; [Электронный ресурс]. - URL: <http://biblioclub.ru/index.php?page=book&id=482032> (дата обращения: 01.09.2020)

4.2. Дополнительная литература

3. Муромцев, Д.Ю. Микропроцессоры и микроЭВМ : учебное пособие / Д.Ю. Муромцев, Е.Н. Яшин ; Министерство образования и науки Российской Федерации, Федеральное государственное бюджетное образовательное учреждение высшего профессионального образования «Тамбовский государственный технический университет». - Тамбов : Издательство ФГБОУ ВПО «ТГТУ», 2013. - 97 с. : ил. - Библиогр. в кн. - ISBN 978-5-8265-1172-5 ; То же [Электронный ресурс]. - URL: <http://biblioclub.ru/index.php?page=book&id=277852> (дата обращения: 01.09.2020)

V. ПЕРЕЧЕНЬ РЕСУРСОВ ИНФОРМАЦИОННО-ТЕЛЕКОММУНИКАЦИОННОЙ СЕТИ «ИНТЕРНЕТ», НЕОБХОДИМЫХ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ

№ пп	Ссылка на информационный ресурс	Наименование разработки в электронной форме	Доступность
1.	http://www.biblioclub.ru	Электронно-библиотечная система (ЭБС) Университетская библиотека онлайн	Регистрация через любой университетский компьютер. В дальнейшем индивидуальный неограниченный доступ из любой точки, в которой имеется доступ к сети Интернет

VI. СОВРЕМЕННЫЕ ПРОФЕССИОНАЛЬНЫЕ БАЗЫ ДАННЫХ И ИНФОРМАЦИОННЫЕ СПРАВОЧНЫЕ СИСТЕМЫ

1	http://window.edu.ru	Единое окно доступа к образовательным ресурсам	Свободный доступ
2	https://elibrary.ru	Научная электронная библиотека eLIBRARY.RU	Свободный доступ

VII. ЛИЦЕНЗИОННОЕ И СВОБОДНО РАСПРОСТРАНЯЕМОЕ ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ

- Microsoft Windows;
- Microsoft Office;
- LibreOffice и др.
- САПР Microcap v.12 – свободно распространяемое ПО

VIII. ОБОРУДОВАНИЕ И ТЕХНИЧЕСКИЕ СРЕДСТВА ОБУЧЕНИЯ, НЕОБХОДИМЫЕ ДЛЯ ОСУЩЕСТВЛЕНИЯ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ

Учебные занятия проводятся в аудиториях, укомплектованных специализированной мебелью, в том числе стационарными или переносными техническими средствами обучения (проектор, экран, компьютер/ноутбук).

Лабораторные занятия проводятся в лаборатории, оснащённой следующим оборудованием: источники питания НУ3005, НУ-3030, осциллографы: RIGOL DS 1102, C1-68, C1-55; генератор НЧ ГЗ-118, генератор RG-1642, генератор сигналов функциональный Г6-46, логический анализатор АКИП-9101, вольтметр универсальный В7-38, частотомер DAGATRON-8030, LCR-метр MCP BR2822; стенды IDL-600, Учебный лабораторный стенд по электронике для изучения полупроводниковых приборов LESO3, анализатор спектра, паяльные станции Lukey 852D, инфракрасная паяльная станция АСНІ IR 6000, монтажный и измерительный инструмент: мультиметры, паяльники, плоскогубцы, круглогубцы, кусачки, линейки, ножовки, напильники, отвертки, ножи, ножницы, надфили.

Самостоятельная работа проводится в кабинетах, оснащенных компьютерной техникой с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду университета.