



«УТВЕРЖДАЮ»  
И.о. директора института математики,  
естествознания и техники  
/С.А. Рощупкин

## РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

### Б1.В.02.02 Архитектура компьютера

**Направление подготовки:** 44.03.05 Педагогическое образование (с двумя профилями подготовки)  
**Направленность (профиль):** Математика и информатика, Физика  
**Квалификация (степень):** бакалавр  
**Форма обучения:** очная  
**Институт:** математики, естествознания и техники  
**Кафедра:** математического моделирования, компьютерных технологий и информационной безопасности

	очная форма	очно-заочная форма	заочная форма
Курс	1		
Семестр/триместр	2		

Лекции	18		
Лабораторные занятия	18		
Практические (семинарские) занятия			
в т.ч. практическая подготовка	2		
Форма(ы) промежуточной аттестации	экзамен (0,3)		
Контроль	9		
Иные формы работы			
Самостоятельная работа	26,7		

**Всего часов: 72**

**Трудоемкость: 2 зачетные единицы**

Разработчик рабочей программы: канд.пед.н., доцент Л.Н.Александрова

# І. ОРГАНИЗАЦИОННО-МЕТОДИЧЕСКИЙ РАЗДЕЛ

## Цель изучения дисциплины:

формирование системы знаний, умений и навыков, связанных с основами построения и функционирования вычислительных машин и систем; представлений об особенностях реализации вычислительного процесса в ЭВМ с классической архитектурой, в современных персональных компьютерах и системах.

## Задачи изучения дисциплины:

- изучить общие принципы построения и архитектуры ЭВМ, информационно-логические основы ЭВМ, их функциональную и структурную организацию, архитектурные особенности и организацию функционирования ЭВМ различных классов;
- рассмотреть структуры процессоров, организацию памяти ЭВМ, каналов и интерфейсов ввода-вывода периферийных устройств, режимов работы;
- ознакомить с основными стадиями выполнения команды и организацией прерываний в ЭВМ, с понятием о многомашинных и многопроцессорных вычислительных системах.

**Место дисциплины в структуре ОПОП:** реализуется в части, формируемой участниками образовательных отношений) блока Б1. Дисциплины (модули).

## Планируемые результаты обучения по дисциплине:

Код и название компетенции	Код и наименование индикатора достижения компетенции	Планируемые результаты обучения по дисциплине
ПК-1 Способен осваивать и использовать теоретические знания и практические умения и навыки в предметной области при решении профессиональных задач	ПК-1.1. Знает структуру, состав и дидактические единицы предметной области (преподаваемого предмета).	Знает: базовый понятийно-терминологический аппарат в предметной области; способы включения элементов теории архитектур компьютера в преподаваемые дисциплины. Умеет: разрабатывать рабочие программы и другую документацию, регламентирующую преподавание содержательной линии «Архитектура компьютера» по информатике в соответствии с требованиями ФГОС ОО. Владеет: методами и современными информационными технологиями обучения основам архитектуры компьютера при преподавании информатики, обеспечивающими необходимые образовательные результаты.
	ПК-1.2. Умеет осуществлять отбор учебного содержания для его реализации в различных формах обучения в соответствии с требованиями ФГОС ОО.	
	ПК-1.3. Демонстрирует умение разрабатывать различные формы учебных занятий, применять методы, приемы и технологии обучения, в том числе информационные.	

# ІІ. СОДЕРЖАНИЕ И ОБЪЕМ ДИСЦИПЛИНЫ

с указанием количества часов, выделенных на контактную работу обучающихся с преподавателем (по видам учебных занятий) и на самостоятельную работу

### Очная форма обучения

№ п/п	Наименование разделов и тем	Всего	Аудиторные занятия			Сам. раб.
			ЛК	ПЗ	ЛБ	
	<b>Раздел 1. Информационно-логические основы построения персонального компьютера</b>	<b>21</b>	<b>6</b>		<b>6</b>	<b>9</b>
1.	Тема 1.1. Представление информации в ЭВМ: системы счисления, представление чисел в компьютере, кодирование символьной информации.	8	2		2	4
2.	Тема 1.2. Логические основы построения ПК	7	2		2	3
3.	Тема 1.3. Программное управление ЭВМ	6	2		2	2
	<b>Раздел 2. Функционально-структурная организация ПК</b>	<b>41,7</b>	<b>12</b>		<b>12</b>	<b>17,7</b>
4.	Тема 2.1. Процессор, сопроцессор, шины, типы шин	12,5	4		4	4,5
5.	Тема 2.2. Организация набора регистров	10	2		2	6
6.	Тема 2.3. Устройство управления	7,2	2		2	3,2
7.	Тема 2.4. Запоминающие устройства ПК	6	2		2	2
8.	Тема 2.5. Начальные сведения о машинно-ориентированном языке ассемблер	6	2		2	2
	<i>Форма отчетности: экзамен</i>	0,3				
	<i>Контроль</i>	9				
	<i>Итого за 2 семестр</i>	<i>72</i>	<i>18</i>		<i>18</i>	<i>26,7</i>
	в т.ч. практическая подготовка					
	<b>ИТОГО:</b>	<b>72</b>	<b>18</b>		<b>18</b>	<b>26,7</b>

**Очно-заочная форма обучения (не реализуется)**

**Заочная форма обучения (не реализуется)**

### III. ОЦЕНОЧНЫЕ МАТЕРИАЛЫ ДЛЯ ПРОВЕДЕНИЯ ТЕКУЩЕЙ И ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ

Текущая аттестация проводится в форме теста, реферата.

#### Типовой вариант теста

1. Основное требование архитектурной совместимости ЭВМ:

А) все программы данной модели выполнимы на более старших моделях, не обязательно наоборот;

- В) все программы данной модели выполнимы на более старших моделях и наоборот;
  - С) все машины одного семейства, независимо от их конкретного устройства и фирмы производителя, должны быть способны выполнять одну и ту программу;
  - Д) все машины данного семейства должны работать одинаково.
2. В современных компьютерах устройство управления и АЛУ объединены:
- А) в процессоре;
  - В) в материнской плате;
  - С) в ВЗУ;
  - Д) в ПЗУ.
3. Деление ЭВМ на универсальные, специализированные и проблемно-ориентированные относится к классификации ЭВМ по признаку
- А) по функциональному назначению;
  - В) по принципу действия;
  - С) по размерам и функциональным возможностям;
  - Д) по вычислительной мощности.
4. Сопроцессоры используются для:
- А) ускорения ввода информации на экран;
  - В) ускорения передачи данных
  - С) ускорения обработки данных;
  - Д) операции с плавающей точкой.
5. Команды преобразования данных:
- А) копируют информацию из одного места в другое;
  - В) сдвигают двоичный код влево или вправо;
  - С) обмениваются информацией с внешними устройствами;
  - Д) реализуют нелинейные алгоритмы.
6. Команды управления:
- А) копируют информацию из одного места в другое;
  - В) сдвигают двоичный код влево или вправо;
  - С) обмениваются информацией с внешними устройствами;
  - Д) реализуют нелинейные алгоритмы.
7. Команды могут быть одноадресные, двухадресные, трехадресные, в зависимости от:
- А) разрядности процессора;
  - В) разрядности шины данных;
  - С) разрядности адресной шины;
  - Д) количества участвующих в них операндов.
8. Первые ЭВМ имели:
- А) нуль-адресную систему команд;
  - В) одноадресную систему команд;
  - С) двухадресную систему команд;
  - Д) трехадресную систему команд.
9. Для программиста доступна:
- А) вся рабочая память процессора;
  - В) внутренняя память процессора недоступна;
  - С) внутренняя память доступна через регистры;
  - Д) внутренняя память доступна через информационную магистраль.
10. Какие регистры используются в арифметических и логических операциях:
- А) сегментные регистры;
  - В) регистр указателя команд;
  - С) регистры общего назначения;
  - Д) регистры флагов.
11. Флаги условий

- A) используются при работе со стеком
  - B) оказывает влияние на дальнейшее поведение процессора;
  - C) автоматически меняются при выполнении команд и фиксируют те или иные свойства их результата;
  - D) сами по себе не меняются и менять их должна программа.
12. Минимальной адресной единицей является:
- A) бит;
  - B) байт;
  - C) слово;
  - D) двойное слово.
13. В методе косвенной адресации в адресном поле команды содержится:
- A) адрес ячейки памяти, в которой хранится исполнительный адрес;
  - B) операнд, подлежащий обработке;
  - C) исполнительный адрес;
  - D) содержимое регистра процессора.
14. При формировании адреса используются компоненты
- A) база, индекс, смещение
  - B) смещение, граница, база
  - C) база, индекс, граница
  - D) индекс, граница, смещение
15. Стек обычно используется при выполнении команд
- A) вызова подпрограммы
  - B) условного перехода
  - C) безусловного перехода
  - D) умножения
16. 8-битовые целые числа со знаком лежат в диапазоне:
- A) от 0 до 65535;
  - B) от 0 до 255;
  - C) от -128 до +127;
  - D) от -32768 до +32767 .
17. 16-битовые целые числа без знака лежат в диапазоне:
- A) от 0 до 65535;
  - B) от 0 до 255;
  - C) от -128 до +127;
  - D) от -32768 до +32767 .
18. Команда INC AX:
- A) увеличивает аккумулятор на 1;
  - B) увеличивает содержимое аккумулятора на 1;
  - C) очищает аккумулятор;
  - D) вызывает прерывание.
19. Команда XOR AX:
- A) зануляет содержимое аккумулятора;
  - B) вызывает процедуру AX;
  - C) помещает AX в стек;
  - D) перезагружает компьютер.
20. Команда DEC AX:
- A) уменьшает аккумулятор на 1;
  - B) уменьшает содержимое аккумулятора на 1;
  - C) очищает аккумулятор;
  - D) вызывает прерывание.

### **Примерная тематика рефератов**

1. Внутренняя память компьютера.
2. Внешняя память компьютера.
3. Эволюция в мире компьютеров.
4. Структура и функции центрального процессора.
5. Функции устройства управления.
6. Микропрограммное управление.
7. Компьютерная арифметика.
8. Система команд компьютера: характеристики и функции команд, режимы адресации и форматы команд.
9. Цифровая логика.
10. Системные магистрали.
11. Макросредства языка ассемблера.

Промежуточная аттестация обучающихся осуществляется в форме экзамена с использованием следующих оценочных материалов: вопросы к экзамену.

### **Вопросы к экзамену (2 семестр, очная форма обучения)**

1. Основные виды ЭВМ.
2. Структура цифровых ЭВМ и принципы Дж. фон Неймана.
3. Классификация (цифровых) ЭВМ.
4. Режимы работы ЭВМ.
5. Методы оценки производительности ЭВМ
6. Функциональная и структурная организация процессоров.
7. Организация набора регистров.
8. Типы данных, поддерживаемые микропроцессором.
9. Характеристики набора машинных команд.
10. Форматы машинных команд.
11. Адресная часть команды. Типы команд.
12. Типы операций.
13. Способы адресации информации в ЭВМ.
14. Основные стадии выполнения команды.
15. Организация программы на ассемблере: алфавит, лексемы, предложения и выражения языка.
16. Классификация запоминающих устройств.
17. Основные характеристики запоминающих устройств.
18. Оперативные ЗУ.
19. Кэш-память (сверхоперативные ЗУ).
20. Постоянные ЗУ.
21. Флэш-память.
22. Специальные ЗУ.
23. Запоминающие устройства на жестких магнитных дисках.
24. Запоминающие устройства на оптических дисках.

25. Накопители на гибких магнитных дисках.
26. Устройства управления ЭВМ. Назначение, функции, классификация.
27. Управление выполнением команд и операций.
28. Способы построения устройств управления.
29. Системы прерывания программ.
30. Система прерываний ПЭВМ.
31. Системы памяти ЭВМ.
32. Страничная и сегментная организация памяти. Защита памяти.
33. Управление обменом с внешней памятью. Дисковые массивы.
34. Логическая организация памяти.
35. Принципы организации ввода-вывода в ЭВМ.
36. Периферийные устройства ЭВМ: устройства ввода.
37. Периферийные устройства ЭВМ: устройства вывода.
38. Понятие архитектуры ЭВМ и вычислительных систем.
39. Архитектура вычислительных систем: топологии соединений вычислительных систем
40. Архитектура ЭВМ.

## **IV. ПЕРЕЧЕНЬ ЛИТЕРАТУРЫ, НЕОБХОДИМОЙ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ**

### **4.1. Основная литература**

1. Толстобров, А. П. Архитектура ЭВМ : учебное пособие для вузов / А. П. Толстобров. — 2-е изд., испр. и доп. — Москва : Издательство Юрайт, 2022. — 154 с. — (Высшее образование). — ISBN 978-5-534-12377-7. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/496167>. (дата обращения: 10.04.2024).

### **4.2. Дополнительная литература**

1. Архитектура ЭВМ : учебное пособие / авт.-сост. Е. В. Крахоткина, В. И. Терехин ; Северо-Кавказский федеральный университет. — Ставрополь : Северо-Кавказский Федеральный университет (СКФУ), 2015. — 80 с. — Режим доступа: по подписке. — URL: <https://biblioclub.ru/index.php?page=book&id=457862> (дата обращения: 10.04.2024). — Библиогр.: с. 74-75. — Текст : электронный.
2. Лисицин, Д.В. Программирование на языке ассемблера : учебное пособие / Д.В. Лисицин ; Новосибирский государственный технический университет. — Новосибирск : Новосибирский государственный технический университет, 2018. — 100 с. : ил., табл. — Режим доступа: по подписке. — URL: <http://biblioclub.ru/index.php?page=book&id=574827>. (дата обращения: 10.04.2024)
3. Пильщиков, В.Н. Программирование на языке ассемблера IBM PC: учебное пособие / В.Н. Пильщиков. — Москва: Диалог-МИФИ, 2014. — 288 с.: ил. — Режим доступа: по подписке. — URL: <http://biblioclub.ru/index.php?page=book&id=447687> (дата обращения: 10.04.2024). — Библиогр. в кн. — ISBN 5-86404-051-7. — Текст : электронный.
4. Рыбальченко, М.В. Организация ЭВМ и периферийные устройства : учебное пособие / М.В. Рыбальченко ; Южный федеральный университет, Инженерно-технологическая академия. — Ростов-на-Дону ; Таганрог : Южный федеральный университет, 2017. — 85 с.: ил. — Режим доступа: по подписке. — URL: <http://biblioclub.ru/index.php?page=book&id=500012> (дата обращения: 10.04.2024). — Библиогр.: с. 81. — ISBN 978-5-9275-2523-2. — Текст : электронный.

5. Сычев, А.Н. ЭВМ и периферийные устройства: учебное пособие / А.Н. Сычев ; Томский Государственный Университет Систем Управления и Радиоэлектроники (ТУСУР). – Томск : ТУ- СУР, 2017. – 131 с.: ил. – Режим доступа: по подписке. – URL: <http://biblioclub.ru/index.php?page=book&id=481097> (дата обращения: 10.04.2024). – ISBN 978-5-86889-744-3. – Текст : электронный.

## **V. ПЕРЕЧЕНЬ РЕСУРСОВ ИНФОРМАЦИОННО-ТЕЛЕКОММУНИКАЦИОННОЙ СЕТИ «ИНТЕРНЕТ», НЕОБХОДИМЫХ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ**

<b>№ пп</b>	<b>Ссылка на информационный ресурс</b>	<b>Наименование разработки в электронной форме</b>	<b>Доступность</b>
1.	<a href="http://edu.ru/">http://edu.ru/</a>	<b>Российское образование: Федеральный портал. Включает</b> ссылки на порталы и сайты образовательных учреждений; государственные образовательные стандарты; нормативные документы; каталог экскурсий и обучающих программ.	Свободный доступ

## **VI. СОВРЕМЕННЫЕ ПРОФЕССИОНАЛЬНЫЕ БАЗЫ ДАННЫХ И ИНФОРМАЦИОННЫЕ СПРАВОЧНЫЕ СИСТЕМЫ**

1.	<a href="http://www.biblioclub.ru">http://www.biblioclub.ru</a>	Электронно-библиотечная система (ЭБС) Университетская библиотека онлайн	Регистрация через любой университетский компьютер. В дальнейшем предоставляется неограниченный индивидуальный доступ из любой точки, в которой имеется доступ к сети Интернет
2.	<a href="http://www.elibrary.ru">www.elibrary.ru</a>	Российский информационный портал в области науки, технологии, медицины и образования	Свободный доступ

## **VII. ЛИЦЕНЗИОННОЕ И СВОБОДНО РАСПРОСТРАНЯЕМОЕ ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ**

При реализации учебной дисциплины применяется следующее лицензионное и свободно распространяемое программное обеспечение:

- Microsoft Windows;
- Microsoft Office;
- Libre Office и др.

## **VIII. ОБОРУДОВАНИЕ И ТЕХНИЧЕСКИЕ СРЕДСТВА ОБУЧЕНИЯ, НЕОБХОДИМЫЕ ДЛЯ ОСУЩЕСТВЛЕНИЯ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ**

Учебные занятия проводятся в аудиториях, укомплектованных специализированной



мебелью, в том числе стационарными или переносными техническими средствами обучения (проектор, экран, компьютер/ноутбук).

Лабораторные занятия, групповые и индивидуальные консультации, текущая и промежуточная аттестации проводятся в специализированных классах, оснащенных автоматизированными рабочими местами с компьютерами.

Самостоятельная работа проводится в кабинетах, оснащенных компьютерной техникой с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду университета.